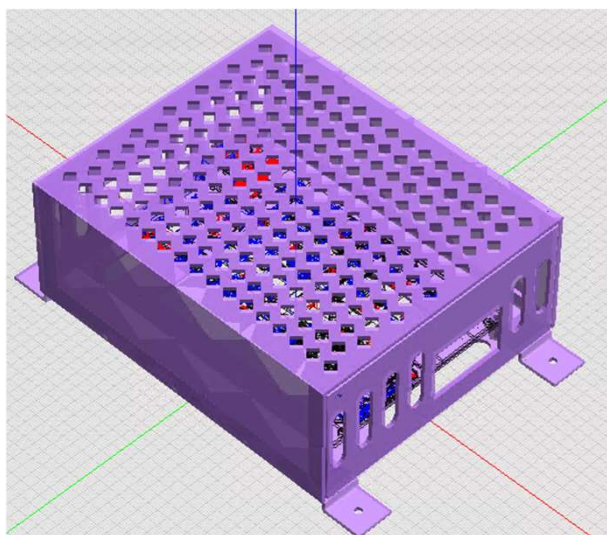


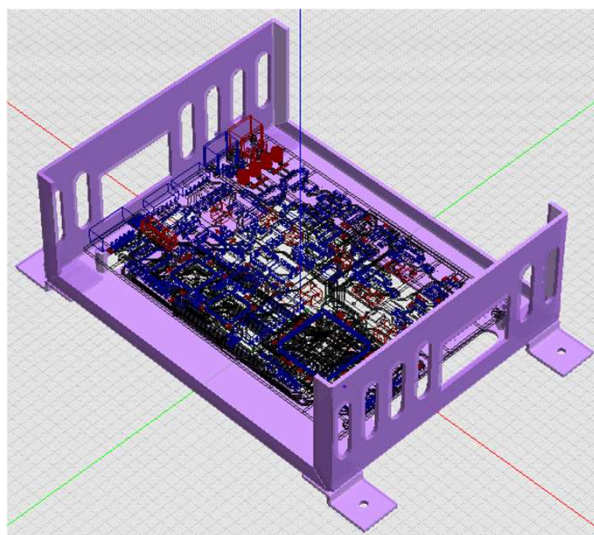
S-NAP PCB 解析サンプル

筐体 + 4層基板において、
信号を加えた時の放射電界例

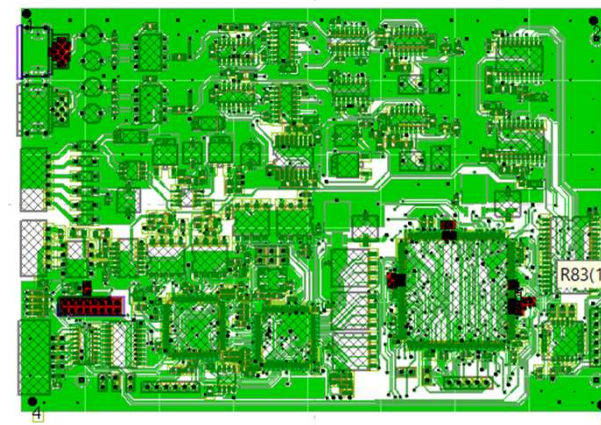
基板と3次元EMC解析構造



全体図

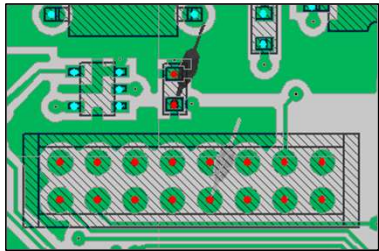


カバーを外した図

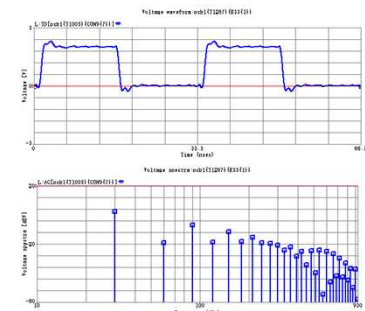


4層基板

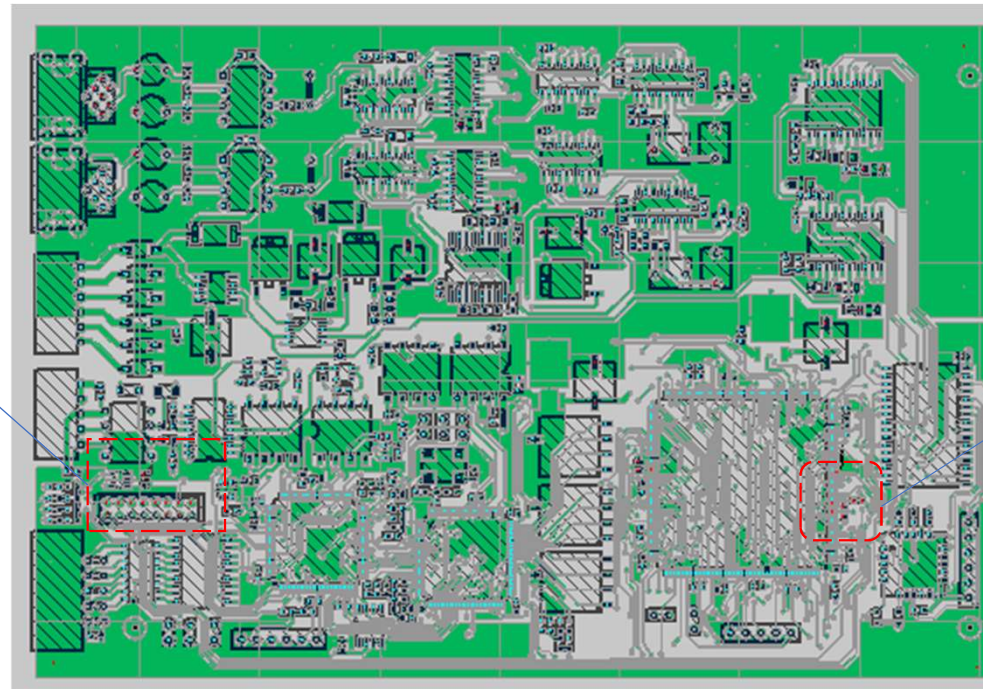
端子波形とノイズスペクトル



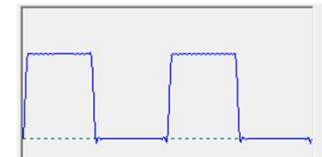
観測点



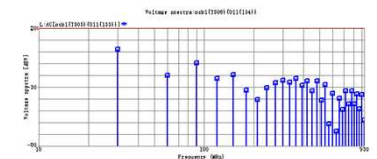
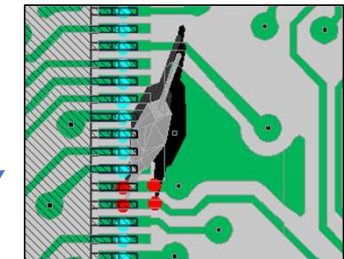
コネクタ波形とスペクトル



入力端では信号源インピーダンス (50Ω) と線路インピーダンスおよび終端インピーダンスの違いから反射による歪が観測できる

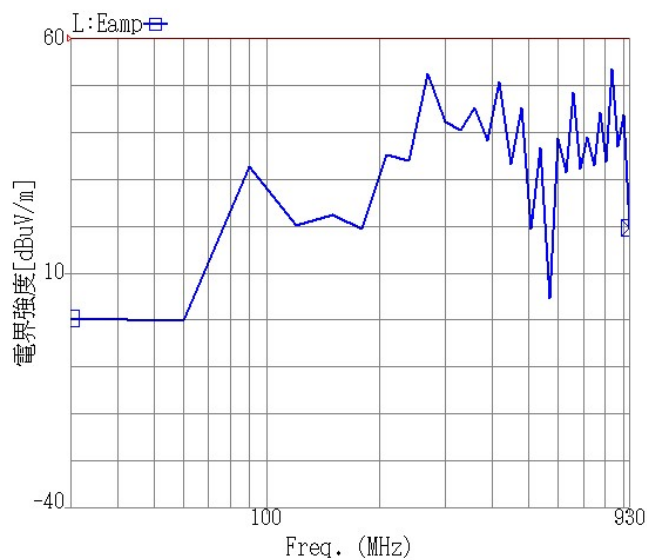


入力信号 30MHz/50Ω

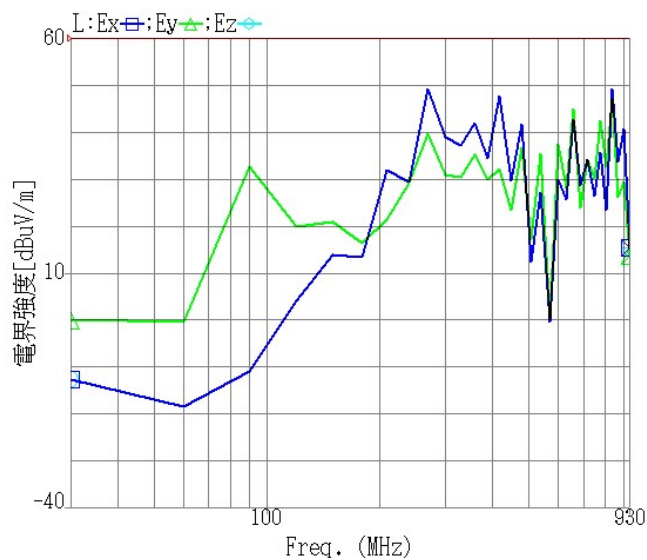


入力端波形とスペクトル

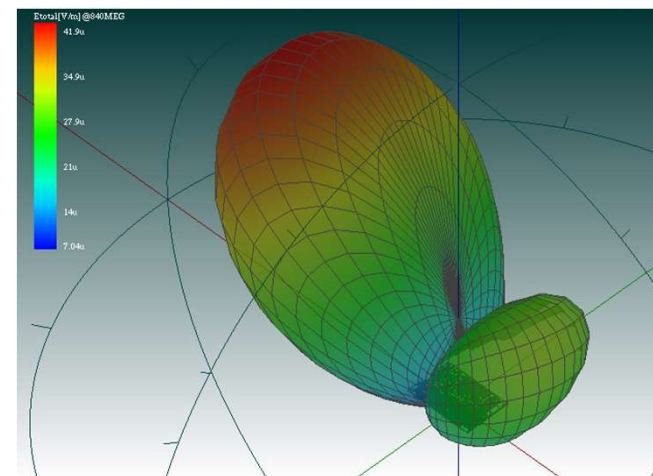
放射電界強度



合成電界



水平、垂直成分

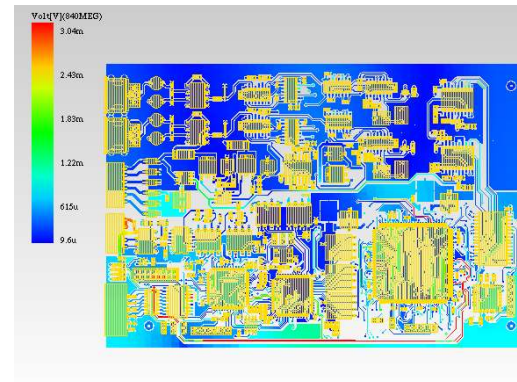
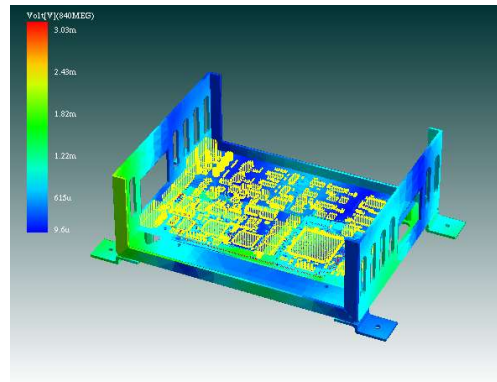
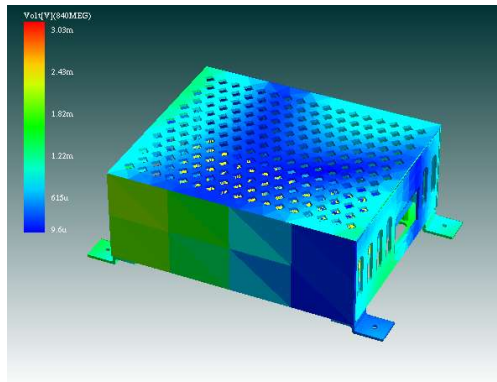


放射パターン@840MHz

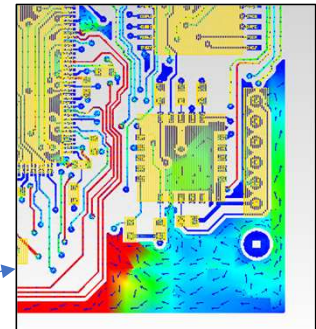
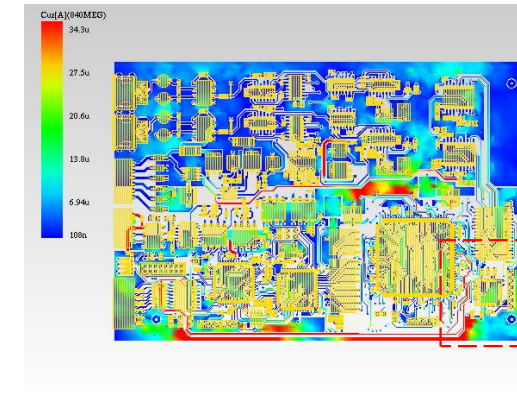
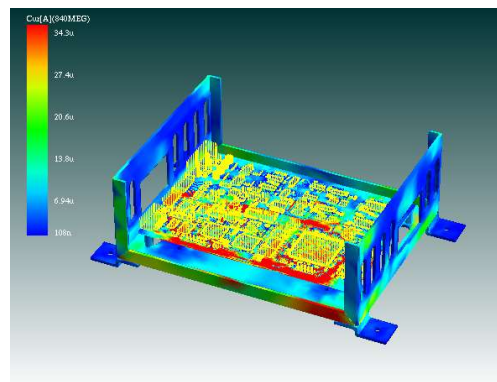
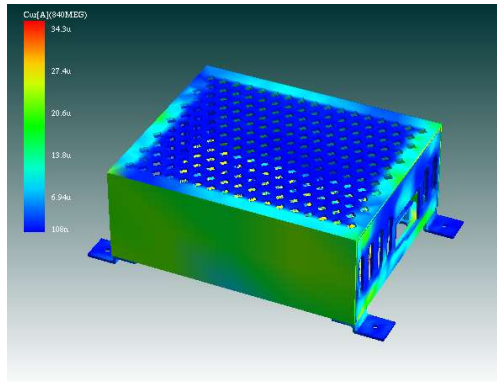
放射電界強度 観測位置：R=3m, $\theta = 45^\circ$, $\phi = 0$

電圧電流分布 (@840MHz)

電圧
分布



電流
分布



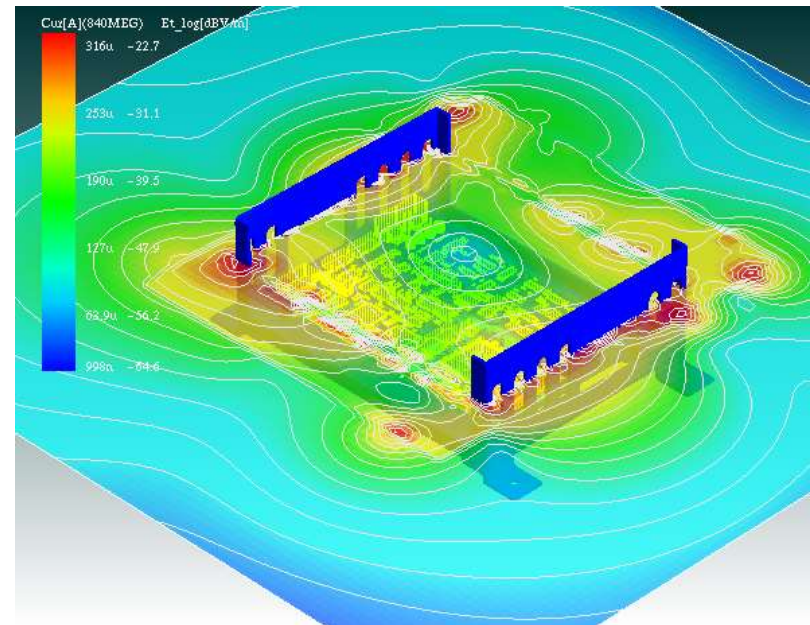
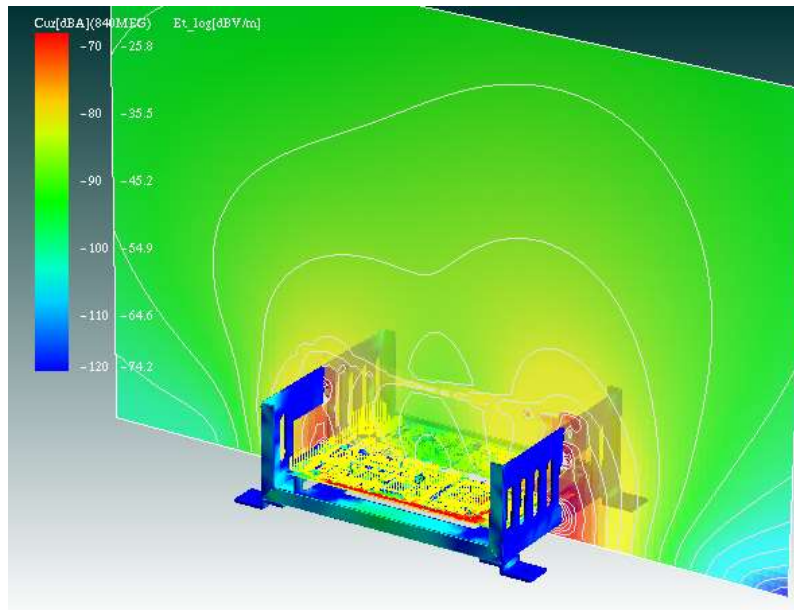
全体図

カバーを外した図

プリント板

電流ベクトル分布

近傍電界分布(@840MHz)



カバー非表示