

本価格表の有効期限：2027年3月31日
株式会社 エム・イー・エル

S-NAP Microwave Suite /CIR 価格表 (高周波回路シミュレータセット)

S-NAP Microwave Suite CIR は、高周波回路シミュレータ、高周波回路自動設計ツールのセットです。

製品名	セット内容	価格(税別)※	年間保守費用
S-NAP Microwave Suite /CIR /Basic	・回路シミュレータ (SpSpice)	¥398,000	¥79,600
S-NAP Microwave Suite /CIR /Pro	・回路シミュレータ (Pro) ・RF/AF 回路自動設計	¥960,000	¥192,000

※導入後1年間は無償バージョンアップを含みます

■回路シミュレータ機能分類

S-NAP		SpSpice	Pro
項目			
解析 機能	最大実行可能素子数	制限なし	
	Sパラメータ解析	●	●
	AC解析	●	●
	DC解析	●	●
	ハーモニック・バランス解析		●
	コンボリューション・トランジエント解析 ※1	●	●
	HB_OSC位相ノイズ		●
	大信号Sパラメータ解析		●
最適化 機能	最適化変数の最大数	制限なし	
	Sパラ・AC最適化	●	●
	カーブフィット最適化 ※2	●	●
	DC最適化	●	●
	ハーモニック・バランス最適化		●
	トランジエント最適化	●	●
その他	SPICE 等価回路変換※3		●
	SPICE 互換ソルバ※4	●	●

※1：このトランジエント解析エンジンは、Sパラメータを含む回路のトランジエント解析が可能です。

※2：カーブフィット最適化は、Sパラメータをターゲットにして素子値を最適化する機能です。

※3：SPICE 等価回路変換は、NポートのSパラメータからSPICE 等価回路を作成する機能です。

※4：SPICE 互換ソルバは、SPICE をベースにしたソルバで、オリジナルのRFソルバと切り替えて使用できます。

■RF/AF 回路自動設計 (旧 S-NAP/Design) について

RF/AF 回路自動設計は、回路設計アルゴリズムに基づいて回路の自動設計を行うソフトウェアです。2000種類以上に及ぶ基本回路に設計値を代入し回路図として出力します。マイクロ波回路ばかりではなく、アクティブフィルタやPLL回路の設計も可能です。

■保守契約について

[保守概要]

- 無償バージョンアップサービス
- プレミアムキーの提供 (保守契約期間中使用可能なベースグレードのサービスキー)