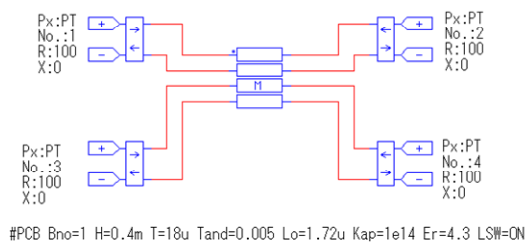


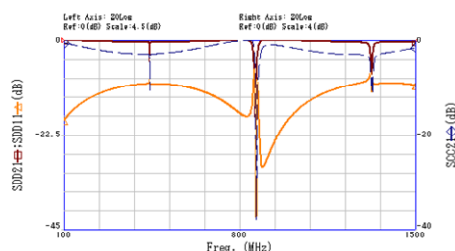
【S-NAP/Ver6 における主な改良機能】

[S-NAP/Pro に関して]

- ミックスドモード S パラメータをサポートしました。差動ポートを用いて解析を行うことで、多ポートのミックスドモード S パラメータが解析できます。(S-NAP/Pro)

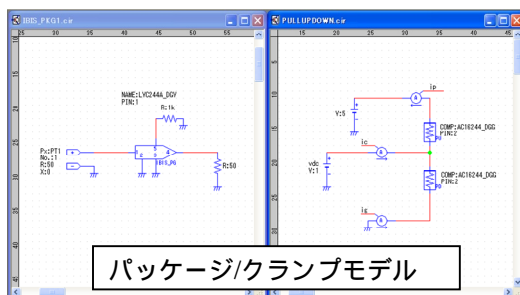


差動ポート設定の図



SDD, SCC 特性など

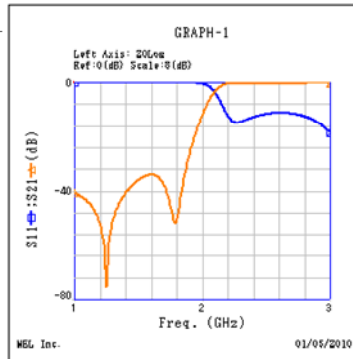
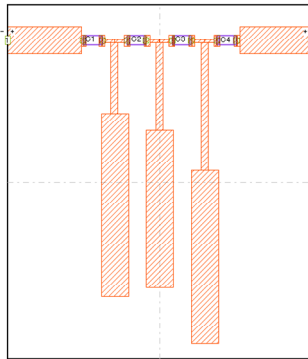
- IBIS モデルをサポートしました。(S-NAP/Pro/Harm/Spice)



[S-NAP/Field に関して]

- ソルバの高速化、(全モデルに対応)
Ver5 比で最大 3 倍程度
特に 2 の指数乗でないグリッド数の BOX に対する処理が高速になっています。
- 高精度化
サブセクションング、デエンベディングの見直しにより高精度化を図りました。
- 大規模回路に対応(MODEL1,2 はマトリクス制限があるので、最上位モデルのみに適用)
64BIT ネイティブモードに対応。(最大 128GB)
- ハーモニック・バランス解析機能を最上位機種に標準装備。
レクティナアンテナの解析(入射波解析+ハーモニック・バランス)が標準モデルで行うことができます。

< 適用例 1 : 楕円関数型 HPF >



マイクロストリップ+キャパシタ

BOX:250 × 300

ロス有り(tan δ 、導体損失を含む)

解析時間 : (AWE/301pnt)

Ver4: 15.16 分

Ver5: 5.70 分

Ver6: 2.33 分

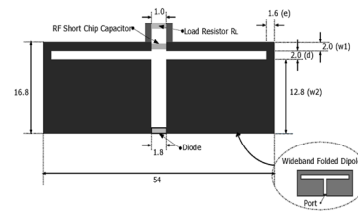
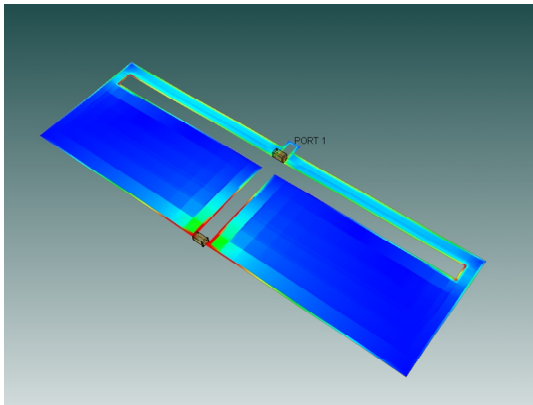
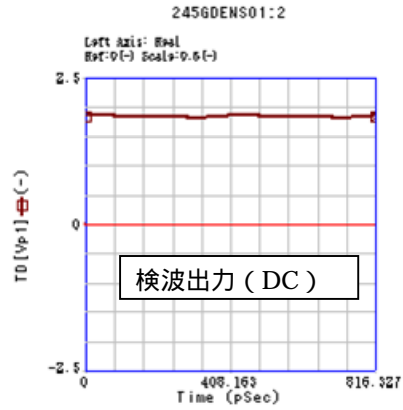
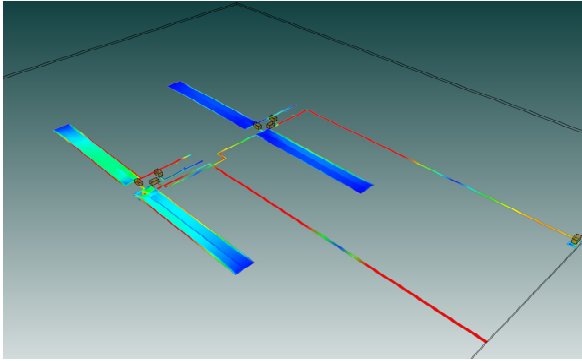
速度比率 :

Ver4 比 : 6.5 倍

Ver5 比 : 2.44 倍

< 適用例 2 : レクティナアンテナ解析 >

入射波 + ハーモニック・バランス解析で検波出力 (DC) を解析しています。



OUTPUT VOLTAGE AND CONVERSION EFFICIENCY WITH VARIOUS LOAD RESISTORS

| Load Resistor (ohm) | Output Voltage (volt) | Simulated (S-NAP/Field) |
|---------------------|-----------------------|-------------------------|
| 100 | 0.21 | 0.272 |
| 500 | 0.45 | 0.519 |
| 1000 | 0.6 | 0.603 |

REF: Fang Zhang, Hee Nam, Jong-Chul Lee, "A Novel Compact Dipole Architecture for 2.45GHz Rectenna Application", IEEE/MTT